

# Testi del Syllabus

Resp. Did.	<b>MATRELLA Guido</b>	Matricola: <b>006145</b>
Anno offerta:	<b>2016/2017</b>	
Insegnamento:	<b>1004645 - ELEMENTI E LABORATORIO DI ELETTRONICA DIGITALE (2° MODULO)</b>	
Corso di studio:	<b>3050 - INGEGNERIA INFORMATICA, ELETTRONICA E DELLE TELECOMUNICAZIONI</b>	
Anno regolamento:	<b>2016</b>	
CFU:	<b>3</b>	
Settore:	<b>ING-INF/01</b>	
Tipo Attività:	<b>F - Caratterizzante</b>	
Anno corso:	<b>1</b>	
Periodo:	<b>Primo Semestre</b>	
Sede:	<b>PARMA</b>	



## Testi in italiano

<b>Lingua insegnamento</b>	Italiano
<b>Contenuti</b>	Laboratorio di elettronica digitale: <ul style="list-style-type: none"><li>- Il flusso di progettazione dei sistemi digitali</li><li>- I Linguaggi di Descrizione Hardware</li><li>- Concetti e costrutti base del linguaggio VHDL</li><li>- Descrizione di semplici circuiti logici e sequenziali</li><li>- Simulazione</li></ul>
<b>Testi di riferimento</b>	1) <a href="http://www.vhdl.org">http://www.vhdl.org</a> 2) Mark Zwolinski, "VHDL Progetto di Sistemi Digitali", PEARSON - Prentice Hall
<b>Obiettivi formativi</b>	Il corso fornisce gli elementi introduttivi alla comprensione del funzionamento dei sistemi digitali. Al termine del corso, lo studente acquisisce una visione funzionale dei sistemi digitali, familiarizza con alcuni degli strumenti CAD di base ed è in grado di completare semplici esperienze progettuali.
<b>Metodi didattici</b>	Il modulo prevede principalmente attività di laboratorio.
<b>Altre informazioni</b>	Il materiale didattico e di supporto alle lezioni è disponibile sul sito <a href="https://sites.google.com/site/laboratorioeed/">https://sites.google.com/site/laboratorioeed/</a>
<b>Modalità di verifica dell'apprendimento</b>	L'esame prevede una valutazione delle attività di laboratorio e una prova scritta con esercizi sugli argomenti trattati durante il corso. Per accedere alla prova scritta è necessario superare la prova di laboratorio.



## Testi in inglese

<b>Lingua insegnamento</b>	Italian
<b>Contenuti</b>	<p>Digital Electronics Lab:</p> <ul style="list-style-type: none"> <li>- Design flow of digital systems</li> <li>- Hardware description languages</li> <li>- Basic concepts and constructs of VHDL</li> <li>- Formal description of simple combinational and sequential systems</li> <li>- Simulation</li> </ul>
<b>Testi di riferimento</b>	<p>1) <a href="http://www.vhdl.org">http://www.vhdl.org</a>  2) Mark Zwolinski, "VHDL Progetto di Sistemi Digitali", PEARSON - Prentice Hall</p>
<b>Obiettivi formativi</b>	<p>The course provides the basic information needed to the understanding of digital systems operating principles. After completing this course, students acquire a functional vision of digital systems, familiarize with some of the basic CAD tools and are able to complete simple design experiences.</p>
<b>Metodi didattici</b>	<p>The module provides for mainly laboratory activities.</p>
<b>Altre informazioni</b>	<p>further information are available on the website  <a href="https://sites.google.com/site/laboratorioeed/">https://sites.google.com/site/laboratorioeed/</a></p>
<b>Modalità di verifica dell'apprendimento</b>	<p>The exam includes an evaluation of laboratory activity and a written test with exercises on the topics covered during the course.  To access the written test, a positive evaluation must be obtained in the laboratory exam.</p>